



**INTELLECTUAL
PROPERTY INDIA**

PATENTS | DESIGNS | TRADE MARKS
GEOGRAPHICAL INDICATIONS



सत्यमेव जयते

क्रमांक : 044126156
SL No :



भारत सरकार
GOVERNMENT OF INDIA

पेटेंट कार्यालय
THE PATENT OFFICE

पेटेंट प्रमाणपत्र
PATENT CERTIFICATE
(Rule 74 Of The Patents Rules)

पेटेंट सं. / Patent No. : 356249
आवेदन सं. / Application No. : 1511/CHE/2014
फाइल करने की तारीख / Date of Filing : 21/03/2014
पेटेंटी / Patentee : Indian Institute of Technology Madras (IIT Madras)

प्रमाणित किया जाता है कि पेटेंटी को उपरोक्त आवेदन में यथाप्रकटित A DISTRIBUTED CIRCUIT FOR CANCELLING SELF-INTERFERENCE IN A FULL DUPLEX COMMUNICATION SYSTEM USING ELECTRICAL BALANCE नामक आविष्कार के लिए, पेटेंट अधिनियम, १९७० के उपबंधों के अनुसार आज तारीख 21st day of March 2014 से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled A DISTRIBUTED CIRCUIT FOR CANCELLING SELF-INTERFERENCE IN A FULL DUPLEX COMMUNICATION SYSTEM USING ELECTRICAL BALANCE as disclosed in the above mentioned application for the term of 20 years from the 21st day of March 2014 in accordance with the provisions of the Patents Act,1970.



अनुदान की तारीख : 20/01/2021
Date of Grant :

पेटेंट नियंत्रक
Controller of Patent

टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, 21st day of March 2016 को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।

Note. - The fees for renewal of this patent, if it is to be maintained will fall / has fallen due on 21st day of March 2016 and on the same day in every year thereafter.