



पेटेंट कार्यालय, भारत सरकार **The Patent Office, Government Of India**
पेटेंट प्रमाण पत्र **Patent Certificate**

(पेटेंट नियमावली का नियम 74) (Rule 74 of The Patents Rules)

पेटेंट सं. / Patent No. 493424

आवेदन सं. / Application No. 6315/CHE/2015

फाइल करने की तारीख / Date of Filing 24/11/2015

पेटेंटी / Patentee INDIAN INSTITUTE OF TECHNOLOGY MADRAS

आविष्कारक (जहाँ लागू हो) / Inventor(s) 1.KAMALESH HATUA 2.PARTHASARATHY NAYAK 3.VAMSHI KRISHNA MIRYALA

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित **CPLD BASED ACTIVE GATE DRIVER FOR HARD SWITCHED AND SOFT SWITCHED SIC MOSFET** नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख नवम्बर 2015 के चौबीसवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled **CPLD BASED ACTIVE GATE DRIVER FOR HARD SWITCHED AND SOFT SWITCHED SIC MOSFET** as disclosed in the above mentioned application for the term of 20 years from the 24th day of November 2015 in accordance with the provisions of the Patents Act, 1970.



(Signature)
पेटेंट नियंत्रक
Controller of Patent

अनुदान की तारीख : 03/01/2024
Date of Grant :

टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, नवम्बर 2017 के चौबीसवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगा।
Note. - The fees for renewal of this patent, if it is to be maintained will fall / has fallen due on 24th day of November 2017 and on the same day in every year thereafter.

* शुद्ध प्रति / Corrected Copy