





## 

The Patent Office, Government Of India
Patent Certificate

पेटेंट नियमावली का नियम 74)

(Rule 74 of The Patents Rules)

ਪੈਟੇਂਟ ਸ਼ਾਂ / Patent No ਸਰਕਾਰ (0596) (326%) bai/M 2 (

आवेदन सं. / Application No. निकायालयं, भारत : रकार 201641042631

फाइल करने की तारीख / Date of Filing : 14/12/2016

ਪੋਟੇਟੀ / Patentee : INDIAN INSTITUTE OF TECHNOLOGY MADRAS (IIT Madras)

आविष्कारकों का नाम /Name of Inventor(s) : 1.Kamalesh Hatua 2.Varnshi Krishna Miryala 3.Parthasarathy Nayak

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकिटत CLOSED LOOP ACTIVE GATE DRIVER UNIT USING HIGH BAND WIDTH CONTROLLED CURRENT SOURCE WITH DYNAMIC GATE VOLTAGE CLAMPING नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख दिसम्बर 2016 के चौदहवें दिन से बीस वर्ष की अविध के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled CLOSED LOOP ACTIVE GATE DRIVER UNIT USING HIGH BAND WIDTH CONTROLLED CURRENT SOURCE WITH DYNAMIC GATE VOLTAGE CLAMPING as disclosed in the above mentioned application for the term of 20 years from the 14<sup>th</sup> day of December 2016 in accordance with the provisions of the Patents Act,1970.

अनुदान की तारीख : 15/01/2024 Date of Grant :



टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, दिसम्बर 2018 के चौदहवें दिन को और उसके पश्चात प्रत्येक वर्ष मे उसी दिन देय होगी।

Note. - The fees for renewal of this patent, if it is to be maintained, will fall / has fallen due on 14<sup>th</sup> day of December 2018 and on the same day in every year thereafter.

सरकार, घेंपिव मेंपेडी स्ढेंड, बार्चे मठवार, Ф५%३७ G2000 b7ए७.३ b७৯५७००.c, Ф८७৯७७० ४७३५७०, बौद्धिक संपदा चा कार्यालय, भारत सरकार, ବୌଦିକ धर्मा