



**INTELLECTUAL
PROPERTY INDIA**

PATENTS | DESIGNS | TRADE MARKS
GEOGRAPHICAL INDICATIONS



सत्यमेव जयते

भारत सरकार
GOVERNMENT OF INDIA

पेटेंट कार्यालय
THE PATENT OFFICE

पेटेंट प्रमाणपत्र
PATENT CERTIFICATE
(Rule 74 Of The Patents Rules)

क्रमांक : 044133128
SL No :



पेटेंट सं. / Patent No. : 375099
आवेदन सं. / Application No. : 4325/CHE/2013
फाइल करने की तारीख / Date of Filing : 24/09/2013
पेटेंटी / Patentee : INDIAN INSTITUTE OF TECHNOLOGY MADRAS (IIT Madras)
आविष्कारक (जहां लागू हो) / Inventor(s) : 1.NAGENDRA KRISHNAPURA 2.RAKSHITDATTA K S

प्रमाणित किया जाता है कि पेटेंटी को उपरोक्त आवेदन में यथाप्रकटित METHOD FOR DETERMINING DISTORTION CONTRIBUTION OF INDIVIDUAL ELEMENTS IN AN ANALOG CIRCUIT नामक आविष्कार के लिए, पेटेंट अधिनियम, १९७० के उपबंधों के अनुसार आज तारीख 24th day of September 2013 से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled METHOD FOR DETERMINING DISTORTION CONTRIBUTION OF INDIVIDUAL ELEMENTS IN AN ANALOG CIRCUIT as disclosed in the above mentioned application for the term of 20 years from the 24th day of September 2013 in accordance with the provisions of the Patents Act,1970.



अनुदान की तारीख : 23/08/2021
Date of Grant :

पेटेंट नियंत्रक
Controller of Patent

टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, 24th day of September 2015 को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।

Note. - The fees for renewal of this patent, if it is to be maintained will fall / has fallen due on 24th day of September 2015 and on the same day in every year thereafter.