



**पेटेंट कार्यालय, भारत सरकार** **The Patent Office, Government Of India**  
**पेटेंट प्रमाण पत्र** **Patent Certificate**

(पेटेंट नियमावली का नियम 74) (Rule 74 of The Patents Rules)

पेटेंट सं. / Patent No. 487682

आवेदन सं. / Application No. 201741024878

फाइल करने की तारीख / Date of Filing 13/07/2017

पेटेंटी / Patentee Indian Institute of Technology Madras (IIT Madras)

आविष्कारकों का नाम / Name of Inventor(s) 1.Mr. BHAT, Abhishek 2.Dr. KRISHNAPURA, Nagendra

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित **PHASE ERROR MEASUREMENT CIRCUIT WITH REFERENCELESS GAIN AND OFFSET-CALIBRATION** नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख जुलाई 2017 के तेरहवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled **PHASE ERROR MEASUREMENT CIRCUIT WITH REFERENCELESS GAIN AND OFFSET-CALIBRATION** as disclosed in the above mentioned application for the term of 20 years from the 13<sup>th</sup> day of July 2017 in accordance with the provisions of the Patents Act,1970.



*(Signature)*

अनुदान की तारीख / Date of Grant : 22/12/2023

पेटेंट नियंत्रक / Controller of Patents

**टिप्पणी** - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, जुलाई 2019 के तेरहवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।  
**Note.** - The fees for renewal of this patent, if it is to be maintained, will fall / has fallen due on 13<sup>th</sup> day of July 2019 and on the same day in every year thereafter.