



पेटेंट कार्यालय, भारत सरकार | The Patent Office, Government Of India
पेटेंट प्रमाण पत्र | Patent Certificate

(पेटेंट नियमावली का नियम 74) | (Rule 74 of The Patents Rules)

पेटेंट सं. / Patent No. 454121

आवेदन सं. / Application No. 202241003664

फाइल करने की तारीख / Date of Filing 21/01/2022

पेटेंटी / Patentee Indian Institute of Technology Madras (IIT Madras)

आविष्कारकों का नाम / Name of Inventor(s) Shanthi Pavan

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित System and method for a continuous time pipelined analog-to-digital converter with implicit decimation नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख जनवरी 2022 के इक्कीसवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled System and method for a continuous time pipelined analog-to-digital converter with implicit decimation as disclosed in the above mentioned application for the term of 20 years from the 21st day of January 2022 in accordance with the provisions of the Patents Act,1970.



Handwritten signature of Controller of Patents

अनुदान की तारीख / Date of Grant : 25/09/2023

टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, जनवरी 2024 के इक्कीसवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।
Note. - The fees for renewal of this patent, if it is to be maintained, will fall / has fallen due on 21st day of January 2024 and on the same day in every year thereafter.